

B&R X67BC5321

MARQUE	B&R
RÉFÉRENCE	X67BC5321

CPU B&R X67BC5321 au format IP67, dédiée aux architectures décentralisées DeviceNet. Elle pilote localement les entrées/sorties TOR intégrées sur machine sans armoire dédiée.

Fiche technique

Certifications

Certifications	CE KC EAC C UL cCSAus ATEX
Logiciel de programmation	• Automation Studio
Sauvegarde par pile	Non
Nombre de compteurs rapides	2
Support carte mémoire	Non

Environnement

Température de fonctionnement max (°C)	60 °C
Température de fonctionnement min (°C)	-25 °C
Indice de protection IP	67

Dimensions

Profondeur (mm)	42 mm
Hauteur (mm)	85 mm
Largeur (mm)	53 mm
Poids (kg)	0,2 kg

Alimentation

Consommation (W)	3 W
Type d'alimentation	DC
Tension d'alimentation max (V)	30 V

Tension d'alimentation min (V)	18 V

Communication

Protocoles de communication	• DeviceNet • X2X Link
Ports Ethernet	0
Ports USB	0
Ports série	0

Entrées / sorties intégrées

Entrées analogiques	0
Sorties analogiques	0
Tension des entrées TOR	24 VDC (18–30 VDC) V
Entrées TOR	8
Type de sorties TOR	Transistor PNP
Sorties TOR	8

Extension et architecture

Fonctions intégrées	• 2 event counters 50 kHz • configurable input filter • automatic transfer rate detection • auto scan • automatic mapping • auto-configuration of I/O modules • explicit messaging • change of state • cyclic • polled • bit strobe transfer modes
Nombre maximum de modules d'extension	39

Programmation

Langues supportées	• LD • FBD • ST • SFC • CFC

Voir la fiche en ligne https://www.seujet-international.com/fr-ch/produit/br-x67bc5321/